

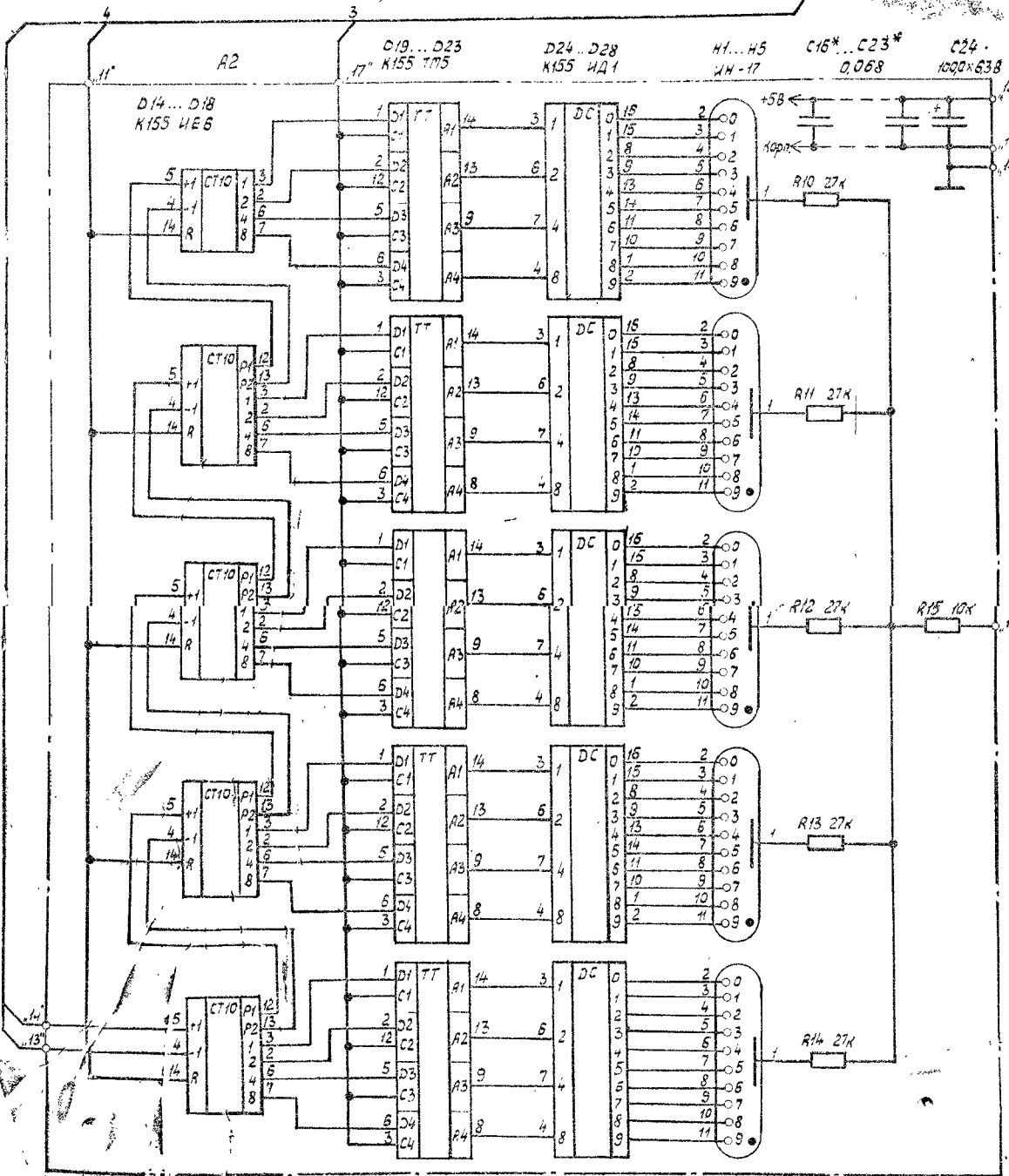
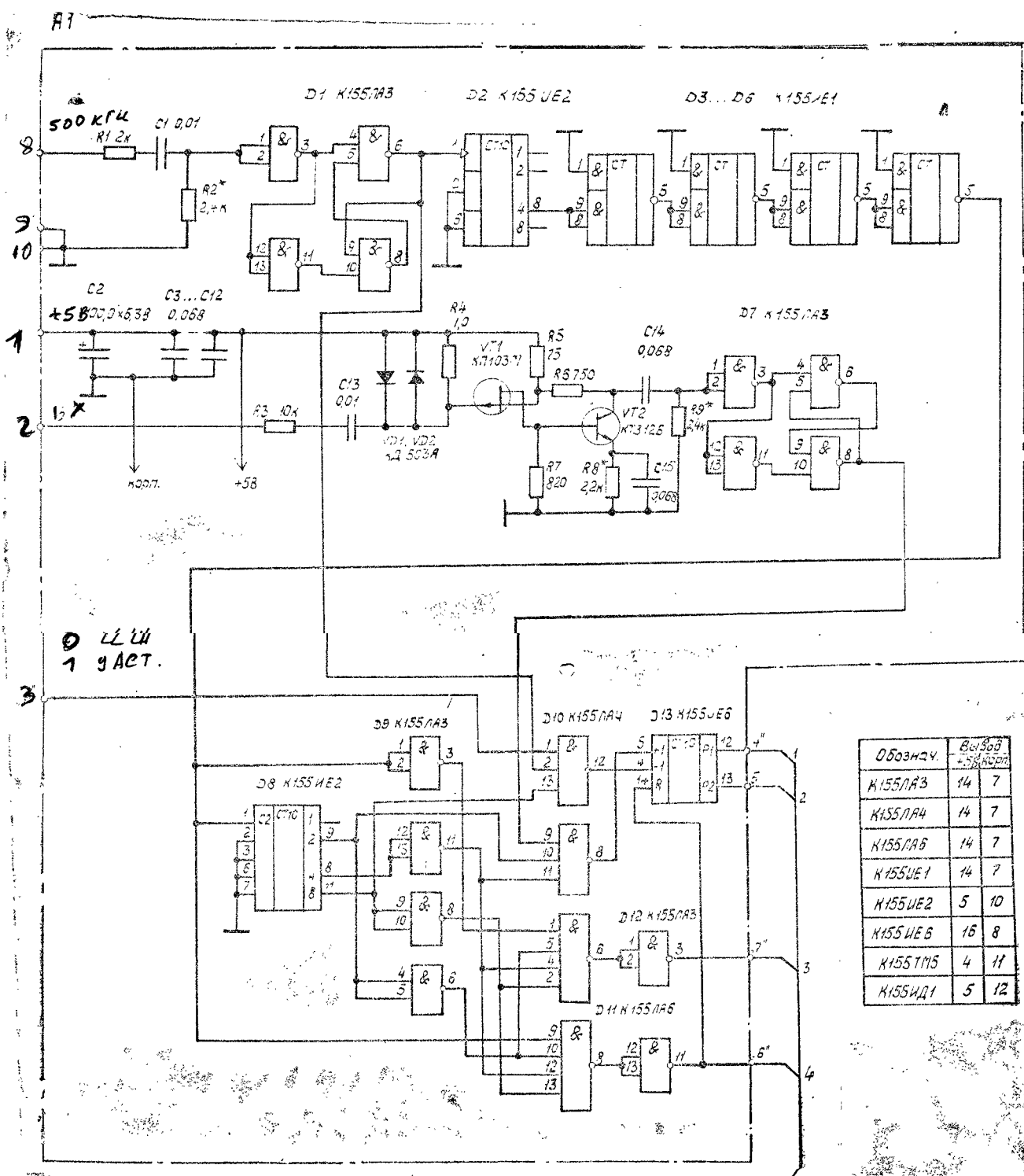


Рис. 5 Принципиальная схема цифрового блока.

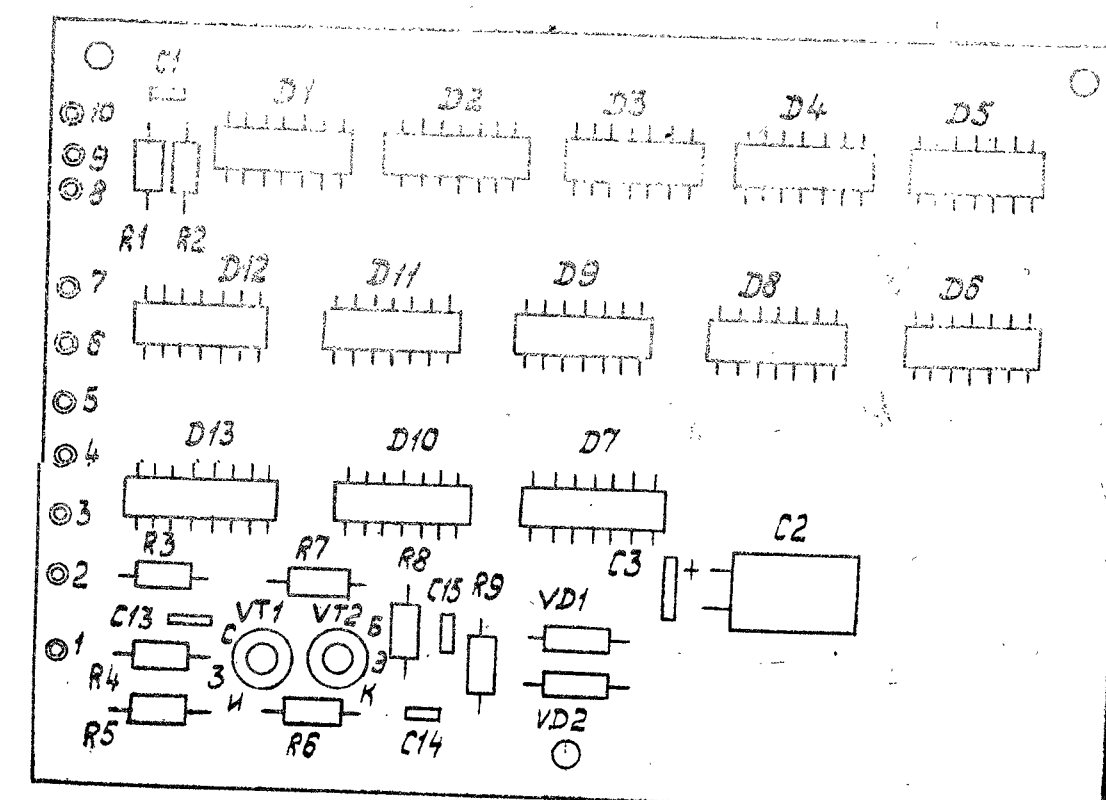


Рис. 6 Расположение деталей на плате формирования цифрового блока.

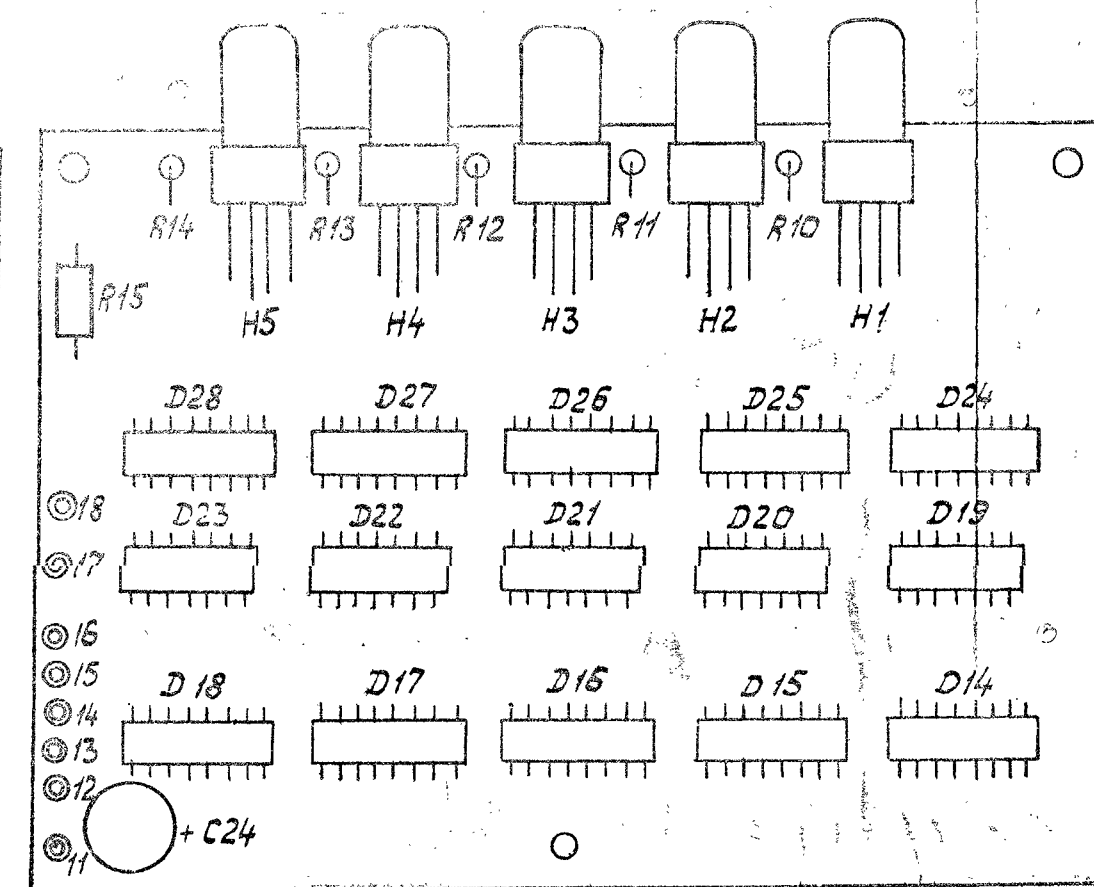


Рис. 7 Расположение деталей на плате индикаторов цифрового блока.

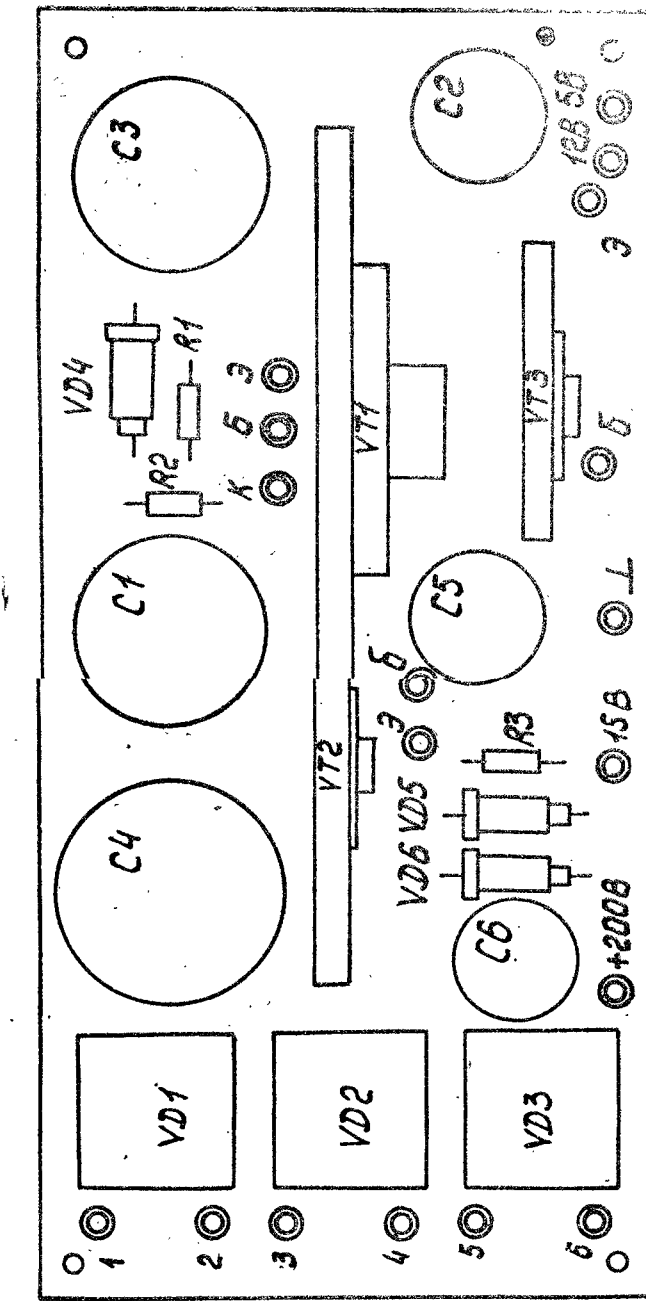


Рис. 4 Расположение деталей на плате блока питания.

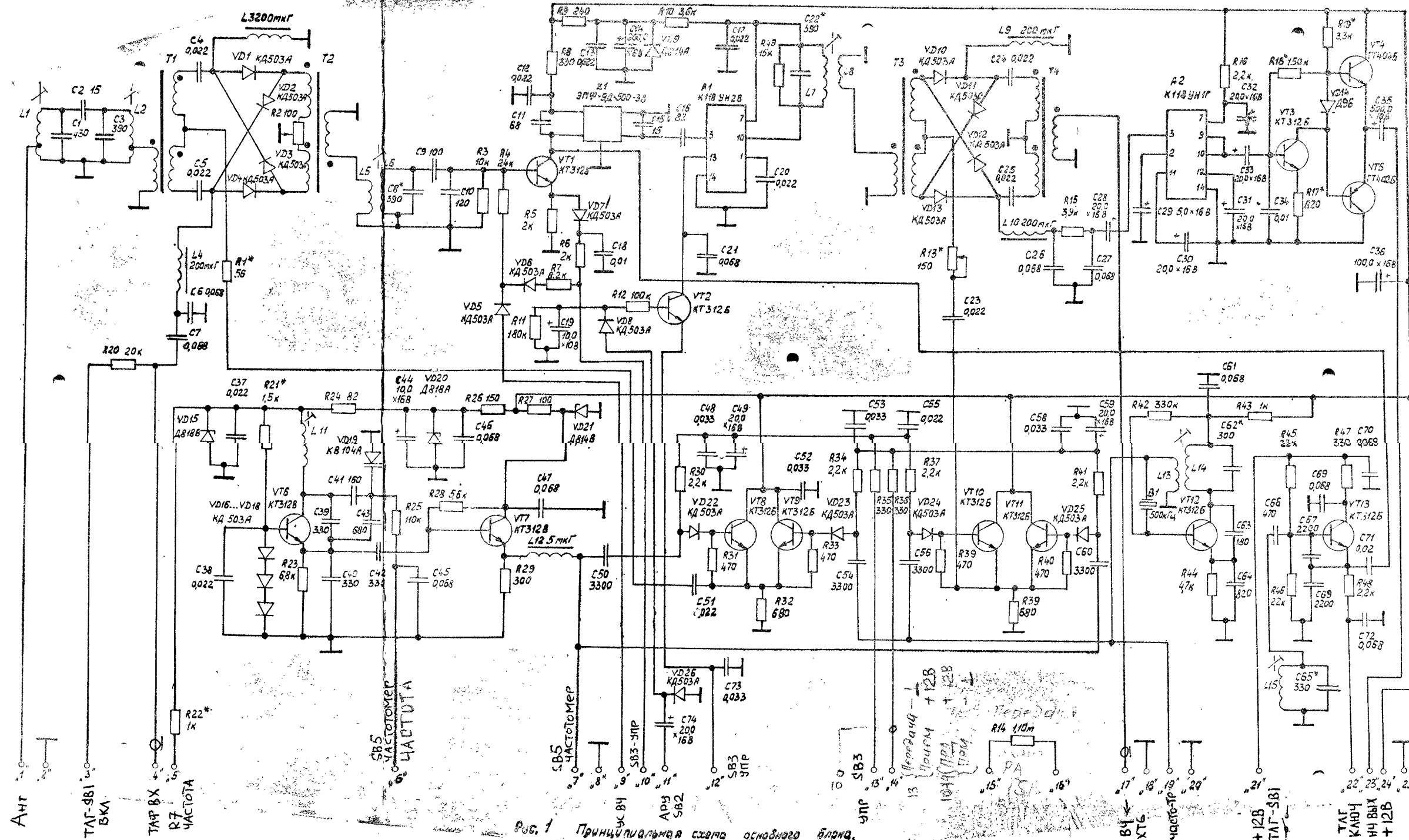


Рис. 1 Принципиальная схема основного блока.